

CDA70 シリーズはチップタイプの通信回線用サージアブソーバです。優れたサージ応答性と0.6pF以下という低静電容量を実現。4032形状の小型低背チップでありながら8/20μs-2,000Aのサージ破壊耐量を有しています。400V品はADSL POTS★スプリッタ用規格：ITU-T(国際電気通信連合 試験規格)K.20あるいはK.21のEnhanced Test Conditionに対応しています。

CDA70 is a chip type surge absorber for communication line with excellent surge protection characteristics and low capacitance less than 0.6pF. Even its small package design, it is easily able to withstand 2,000A(8/20μs) surge. Meets the standard for ADSL POTS★ splitters, in accordance with ITU-T (International Telecommunication Union test standard) K.20 and K.21 Enhanced Test Conditions.

★ POTS : Plain Old Telephone Service

■ 特長

- 4032形状の小型チップで自動実装に対応
- フロー、リフローはんだに対応
- 各種AC耐圧試験に対応
- 優れたサージ応答性
- 0.6pF以下の低静電容量、100MΩ以上の高い絶縁抵抗
- 繰り返しサージに対して安定
- UL1449規格取得済
- RoHS対応品
- 使用温度範囲(一般仕様)：-40～125℃
- 保存温度範囲(一般仕様)：-40～125℃

■ Features

- Standard small chip package ; EIA 1612, height ; 2.3 ± 0.2mm
- Can be used with flow or reflow solder
- Allows performing the AC withstanding voltage test
- Excellent surge response
- Low capacitance of less than 0.6pF
- Excellent insulation resistance over 100Mohm
- Stable for repeated discharge tests
- UL1449 Recognized
- RoHS compliant
- Operating temperature limit : -40 ~ 125°C
- Storage Temperature Range : -40 ~ 125°C

■ 形名構成 Part number system

CDA70 — 301 L — T M

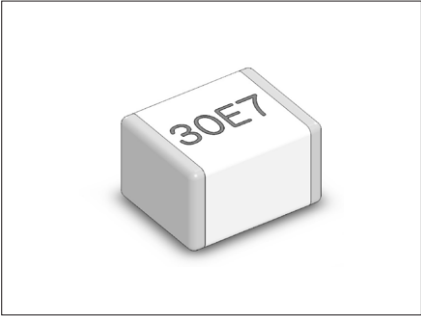
シリーズ名 Series 直流放電開始電圧 (Vs) DC Spark-over voltage(Vs) 直流放電開始電圧許容差 DC Spark-over voltage tolerance テーピング形態 Taping form マーキング Marking

L	±15%
M	±20%

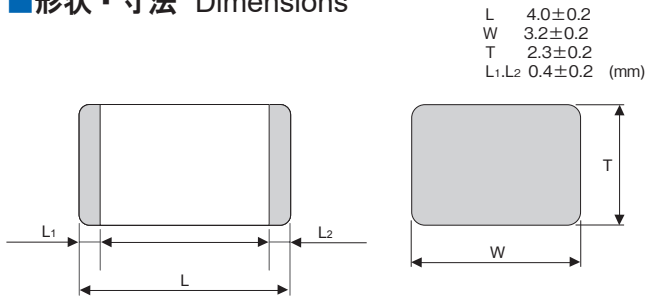
最初の2数字は電圧値の有効数字で第3数字は乗数を表す。
The first two digits are significant, and the third is number of zeros.

例) 301の場合
30 × 10¹ = 300V
Ex) 301 means:
30 × 10¹ = 300V

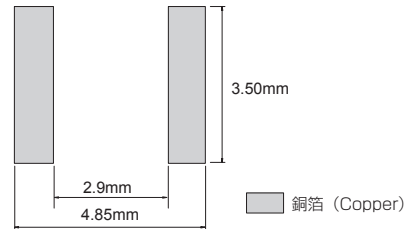
T テーピング Taping



■ 形状・寸法 Dimensions



■ 推奨ランドパターン Recommended Land Pattern

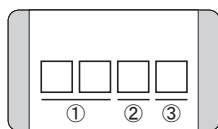


■ 特性 Characteristics

形名 Part number	直流放電開始電圧 DC Spark-over voltage Vs	絶縁抵抗 Insulation resistance IR	静電容量 Electrostatic capacitance 1kHz-5V max. C	サージ耐量 Surge current Capacity 8/20 μs	サージ寿命 Surge life test	AC耐電圧 Withstanding Voltage	UL規格認定品 UL recognized		cUL規格認定品 cUL recognized	EN規格認定品 EN recognized
							UL497B File No. E175280	UL1449 File No. E318314	CSA C22.2No.269 UL File No. E318314	EN62368-1 File No. J50164470
CDA70-701M	700V (560~840)	≥ 100MΩ	DC250V	2,000A	8/20 μs 100A.300times	—	○	○ 1)	○ 1)	—
CDA70-102M	1,000V (800~1,200)		—			—	○ 1)	○ 1)	—	
CDA70-272M	2,700V (2,160~3,240)		AC1,000V-1min AC1,200V-3s			—	○ 1)	○ 1)	—	
CDA70-302M	3,000V (2,400~3,600)		AC1,500V-1min			—	○ 1)	○ 1)	○ 2)	
CDA70-362M	3,600V (2,880~4,320)		AC1,800V-3s			—	○ 1)	○ 1)	○ 2)	

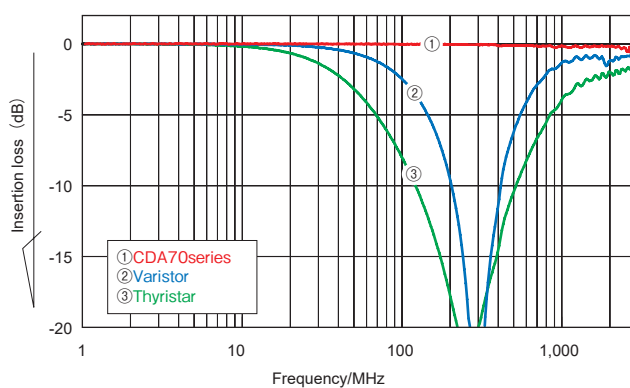
- 1) : バリスタ (AC125V : V 1mA ≥ 270V D ≥ φ 7mm, AC250V : V 1mA ≥ 470V D ≥ φ 7mm) と電氣的に直列接続する事により、認定されます。
Approved if used with a varistor (125VAC : V1mA ≥ 270V, D ≥ φ 7mm, 250VAC : V1mA ≥ 470V, D ≥ φ 7mm), electrically connected in series.
- 2) : バリスタ (V 1mA ≥ 470V D ≥ φ 5mm) と電氣的に直列接続する事により、認定されます。
Approved if used with a varistor (V1mA ≥ 470V, D ≥ φ 5mm), electrically connected in series.
- 3) : 安全規格認定条件については改定される場合があります。最新の取得状況については、各規格のホームページをご確認ください。
: Safety standard certification conditions may be revised. Would you confirm the web site of each standard about the latest information.

■マーキング Marking



- ①: 形名略記号 (最大2文字の数字)
Part number (Number with two digits maximum)
- ②: 製造月
Production month
- ③: 製造年
Production year

■挿入損失特性 (参考値) Insertion loss (Reference Value)



左図に示すように、CDA70 シリーズは、0.6pF 以下という低静電容量のため、メガビットクラスの高速通信信号を阻害しません。

As can be seen in the figure on the left, the CDA70 series can be used on megabit class lines without in bibiting the high-speed signals due to a low capacitance of less than 0.6pF.

■はんだ付け条件は 93 頁をご参照下さい。 Please refer to page 93 for soldering conditions.