

CDA70 シリーズはチップタイプの通信回線用サージアブソーバです。
優れたサージ応答性と0.6pF以下という低静電容量を実現。
4032形状の小型低背チップでありながら8/20 μ s-2,000Aのサージ破壊耐量を有しています。400V品はADSL POTS ★スプリッタ用規格：ITU-T(国際電気通信連合 試験規格)K.20あるいはK.21のEnhanced Test Conditionに対応しています。

■特長

- 4032形状の小型チップで自動実装に対応
- フロー、リフローはんだに対応
- 各種AC耐圧試験に対応
- 優れたサージ応答性
- 0.6pF以下の低静電容量、100M Ω 以上の高い絶縁抵抗
- 繰り返しサージに対して安定
- UL1449規格取得済
- RoHS対応品

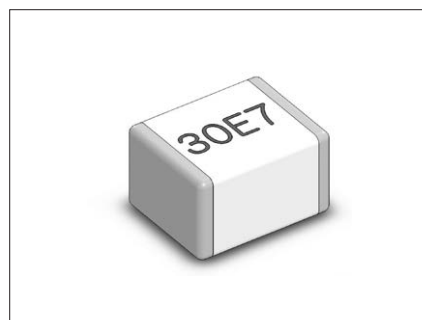
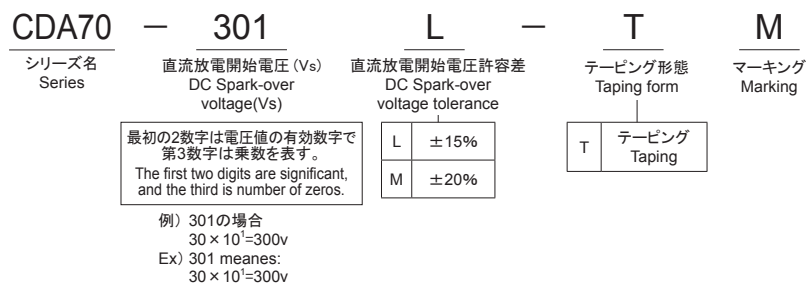
CDA70 is a chip type surge absorber for communication line with excellent surge protection characteristics and low capacitance less than 0.6pF. Even its small package design, it is easily able to withstand 2,000A(8/20 μ sec.) surge. Meets the standard for ADSL POTS ★ splitters, in accordance with ITU-T (International Telecommunication Union test standrd) K.20 and K.21 Enhanced Test Conditions.

★ POTS : Plain Old Telephone Service

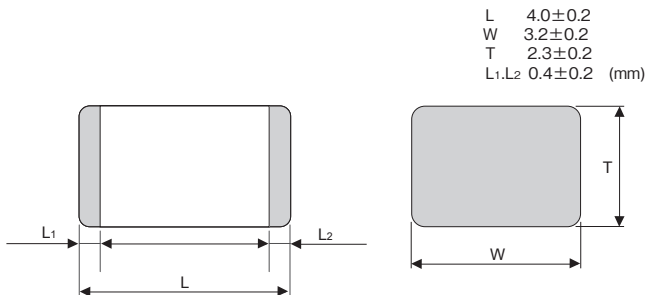
■ Features

- Standard small chip package ; EIA 1612, height ; 2.3 \pm 0.2mm
- Can be used with flow or reflow solder
- Allows performing the AC withstanding voltage test
- Excellent surge response
- Low capacitance of less than 0.6pF
Excellent insulation resistance over 100Mohm
- Stable for repeated discharge tests
- UL1449 Recognized
- RoHS compliant

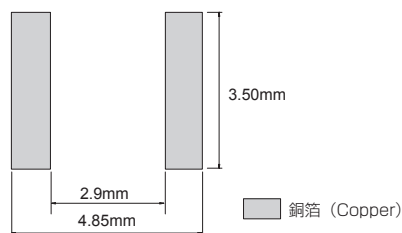
■形名構成 Part number system



■形状・寸法 Dimensions



■推奨ランドパターン Recommended Land Pattern



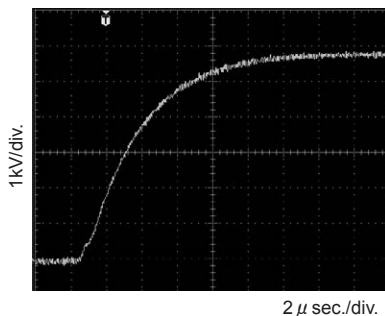
■特性 Characteristics

形名 Part number	直流放電開始電圧 DC Spark-over voltage Vs	絶縁抵抗 Insulation resistance IR	静電容量 Electrostatic capacitance 1kHz-6V max. C	サージ耐量 Surge current Capacity 8/20 μ s	サージ寿命 Surge life test	AC耐電圧 Withstanding Voltage	UL規格認定品 UL recognized		EN規格認定品 EN recognized
							3) UL497B	4) UL1449	5) EN62368-1
NEW CDA70-301L	300V (255~345)	100M Ω min.	0.6pF max.	2,000A	8/20 μ s 100A 300times	—	○	○ 1)	—
NEW CDA70-501M	500V (400~600)						○	○ 1)	—
NEW CDA70-701M	700V (560~840)						○	○ 1)	—
NEW CDA70-102M	1,000V (800~1,200)						○	○ 1)	—
NEW CDA70-152M	1,500V (1,200~1,800)						○	○ 1)	—
CDA70-272M	2,700V (2,160~3,240)						○	○ 1)	—
CDA70-302M	3,000V (2,400~3,600)						○	○ 1)	○ 2)
CDA70-362M	3,600V (2,880~4,320)	○	○ 1)	○ 2)					

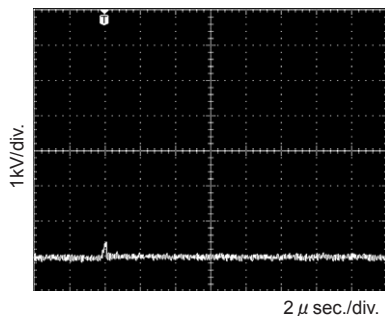
- 1) : パリスタ (AC125V : V 1mA \geq 270V D \geq ϕ 10mm, AC250V : V 1mA \geq 470V D \geq ϕ 10mm) と電氣的に直列接続する事により、認定されます。
Approved if used with a varistor (125VAC : V1mA \geq 270V, D \geq ϕ 10mm, 250VAC : V1mA \geq 470V, D \geq ϕ 10mm), electrically connected in series.
- 2) : パリスタ (V 1mA \geq 470V D \geq 5mm) と電氣的に直列接続する事により、認定されます。
Approved if used with a varistor (V1mA \geq 470V, D \geq 5mm), electrically connected in series.
- 3) : UL Standard UL 497B File No. E175280
- 4) : UL Standard UL 1449 File No. E318314
- 5) : TÜV Report No.J50164470

■サージ応答性 (参考値) Surge Response Characteristics (Reference)

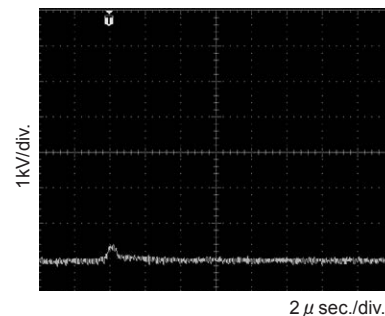
サージ原波形 Original waveform
10/700 μ sec. 6kV



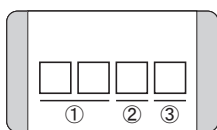
CDA70-301L 応答波形
CDA70-301L Response waveform



サイリスタタイプ 350V 応答波形
Thyristor type 350V Response waveform

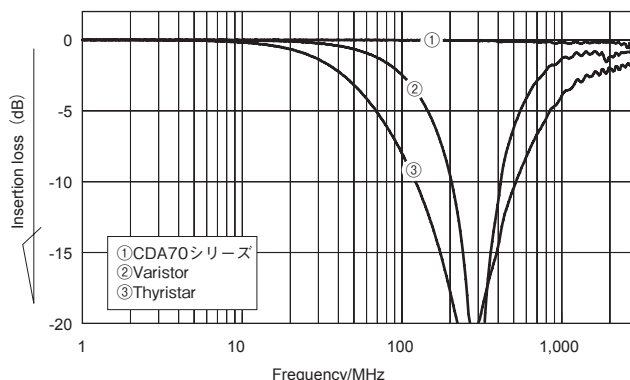


■マーキング Marking



- ①: 形名略記号 (最大 2 文字の数字)
Part number (Number with two digits maximum)
- ②: 製造月
Production month
- ③: 製造年
Production year

■挿入損失特性 (参考値) Insertion loss propertied (Reference)



左図に示すように、CDA70 シリーズは、0.6pF 以下という低静電容量のため、メガビットクラスの高速度通信信号を阻害しません。

As can be seen in the figure on the left, the CDA70 series can be used on megabit class lines without in bibiting the high-speed signals due to a low capacitance of less than 0.6pF.

■はんだ付け条件は 106 頁をご参照下さい。 Please refer to page 106 for soldering conditions.